PATENT ABSTRACTS OF JAPAN

(11)Publication number:

2003-264227

(43) Date of publication of application: 19.09.2003

(51)Int.Cl.

H01L 21/76 H01L 21/3065

(21)Application number: 2002-064410

(71)Applicant: FUJI ELECTRIC CO LTD

(22)Date of filing:

08.03.2002

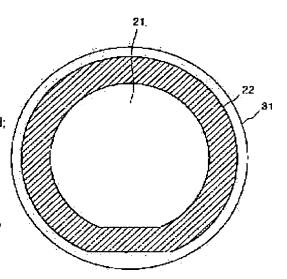
(72)Inventor: WAKIMOTO SETSUKO

(54) METHOD OF FORMING TRENCH

(57)Abstract:

PROBLEM TO BE SOLVED: To raise the speed of development of a device having a trench structure and raise the uniformity of a trench form in the face of a wafer.

SOLUTION: A dummy wafer 22, which is larger than an Si wafer 21 and is made of Si, is mounted on the cathode 31 of a dry etching device; thereon the Si substrate 21 having a desired trench pattern is mounted; the marginal section of the dummy wafer 22 is exposed to the outside of the Si wafer 21; and dry etching is performed to the exposed section of the dummy wafer 22 as well as to the Si wafer 21. The area of the exposed section of the dummy wafer 22 is adjusted according to the numerical aperture of a trench mask to the Si wafer 21.



LEGAL STATUS

[Date of request for examination]

13.07.2004

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of rejection]

[Date of requesting appeal against examiner's decision of rejection]

[Date of extinction of right]

(19)日本国特許庁 (JP) (12) 公開特許公報 (A)

(11)特許出願公開番号 特開2003-264227 (P2003-264227A)

(43)公開日 平成15年9月19日(2003.9.19)

(51) Int.Cl.⁷

識別記号

FΙ

テーマコート*(参考)

H01L 21/76

21/3065

H01L 21/76

L 5F004

21/302

J 5F032

審査請求 未請求 請求項の数7 OL (全 7 頁)

(21)出願番号

特願2002-64410(P2002-64410)

(22)出願日

平成14年3月8日(2002.3.8)

(71)出願人 000005234

富士電機株式会社

神奈川県川崎市川崎区田辺新田1番1号

(72)発明者 脇本 節子

神奈川県川崎市川崎区田辺新田1番1号

富士電機株式会社内

(74)代理人 100104190

弁理士 酒井 昭徳

Fターム(参考) 5F004 AA01 BA04 BB18 DA00 DA01

DA16 DA17 DA18 DA22 DA26

DB01 EA21 EB04

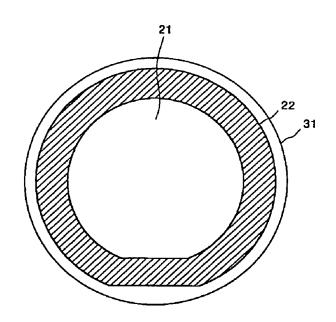
5F032 AA35 CA17 DA23 DA25

(54) 【発明の名称】 トレンチ形成方法

(57)【要約】

【課題】 トレンチ構造を有するデバイスの開発スピー ドを速めること。ウエハ面内におけるトレンチ形状の均 一性を高めること。

【解決手段】 ドライエッチング装置の陰極31上に、 Siウエハ21よりも大きく、かつSiでできたダミー ウエハ22を載置し、その上に所望のトレンチパターン を有するSiウエハ21を載置し、Siウエハ21の外 側にダミーウエハ22の周縁部分を**露**出させ、Siウエ ハ21とともにダミーウエハ22の露出部分に対しても ドライエッチングをおこなう。ダミーウエハ22の露出 部分の面積は、Siウエハ21に対するトレンチマスク の開口率に応じて調節される。



【特許請求の範囲】

【請求項1】 半導体ウエハの周辺近傍に、前記半導体 ウエハの構成元素の単体、または前記半導体ウエハの構 成元素を含む化合物を供給しながら、前記半導体ウエハ をドライエッチングして、前記半導体ウエハにトレンチ を形成することを特徴とするトレンチ形成方法。

【請求項2】 前記半導体ウエハの外側に、前記半導体 ウエハと同じ材料で構成された物体を配置し、前記半導 体ウエハのドライエッチングと同時に該物体をドライエ ッチングして、前記半導体ウエハの構成元素の単体、ま 10 たは前記半導体ウエハの構成元素を含む化合物を供給す ることを特徴とする請求項1に記載のトレンチ形成方 法。

【請求項3】 前記半導体ウエハと同じ材料で構成さ れ、かつ前記半導体ウエハよりも大きい前記物体上に、 前記半導体ウエハを載置した状態で前記物体のドライエ ッチングをおこなうことを特徴とする請求項2に記載の トレンチ形成方法。

【請求項4】 前記半導体ウエハと同じ材料で構成さ れ、かつ前記半導体ウエハよりも大きい環状の前記物体 20 により、前記半導体ウエハの周縁部を覆った状態で前記 物体のドライエッチングをおこなうことを特徴とする請 求項2に記載のトレンチ形成方法。

【請求項5】 前記半導体ウエハの周縁にデバイスパタ ーン非形成領域を設け、該デバイスパターン非形成領域 を露出させた状態で、前記半導体ウエハのデバイスパタ ーン形成領域のドライエッチングと同時に前記デバイス パターン非形成領域をドライエッチングして、前記半導 体ウエハの構成元素の単体、または前記半導体ウエハの 構成元素を含む化合物を供給することを特徴とする請求 30 項1に記載のトレンチ形成方法。

【請求項6】 前記半導体ウエハの構成元素の単体、ま たは前記半導体ウエハの構成元素を含む化合物はガスで あることを特徴とする請求項1に記載のトレンチ形成方 法。

【請求項7】 前記ガスはSiH₄、SiH₂Cl₂また はTEOSであることを特徴とする請求項6に記載のト レンチ形成方法。

【発明の詳細な説明】

[0001]

【発明の属する技術分野】本発明は、トレンチの内部、 または側壁や底部付近に電流経路を有する半導体装置を 作製するために、反応性イオンエッチング(RIE)等 のドライエッチングにより半導体ウエハにトレンチを形 成するトレンチ形成方法に関する。

[0002]

【従来の技術】従来より、セルピッチの縮小や、MOS FETの場合には単位面積当りのオン抵抗の低減という 利点を有するトレンチ構造の半導体デバイスが知られて

のメカニズムを説明するためにトレンチ形成時の様子を 模式的に示す図であり、同図において符号11はSi基 板、符号12はマスク酸化膜、符号13はトレンチであ る。Si基板11はエッチングガスによりエッチングさ れる。エッチングによりSi基板11から除去されたS i は雰囲気中に浮遊し、雰囲気中のOoガスと反応す る。その反応により、図12に示すように、トレンチ1 3の側壁やマスク酸化膜12上にSi酸化物14が析出 し、保護膜が形成される。

【0003】トレンチ形成時に、トレンチマスクの開口 率が大きいと、エッチングされる領域が広くなるので、 より多くのSiがSi基板11から除去される。そのた め、Siの浮遊量が多くなり、Si酸化物14の折出量 が増える。一方、トレンチマスクの開口率が小さい場合 には、Siの浮遊量が少ない。そのため、図13にトレ ンチマスクの開口率に対するマスク酸化膜の残厚の関係 を示すように、マスク酸化膜12の厚さが薄くなる。

【0004】また、トレンチ底面に形成される保護膜が 少ないため、図14にトレンチマスクの開口率に対する トレンチ深さの関係を示すように、トレンチが深くなっ てしまう。このように、トレンチの形状はトレンチマス クの開口率に大きく依存するが、トレンチマスクの開口 率はデバイスごとに異なっているため、従来は、所望の トレンチ形状が得られるように、個々のデバイスごとに チャンバー内圧力やエッチングガス流量や温度などのエ ッチング条件を開発している。

[0005]

【発明が解決しようとする課題】しかしながら、上述し たように、デバイスごとにエッチング条件を開発してい たのでは、デバイスの開発スピードが遅くなるという問 題点がある。また、同一のウエハであっても、ウエハの 中心部と端部とではトレンチマスクの開口率が局部的に 異なるため、トレンチ形状が異なるという問題点もあ る。

【0006】本発明は、上記問題点に鑑みてなされたも のであって、デバイスの開発スピードを速めることがで きるとともに、ウエハ面内におけるトレンチ形状の均一 性を高めることができるトレンチ形成方法を提供するこ とを目的とする。

[0007]

【課題を解決するための手段】上記目的を達成するた め、本発明は、半導体ウエハの周辺近傍に半導体ウエハ と同じ材料でできた物体を配置し、半導体ウエハをドラ イエッチングする際に、この物体に対してもドライエッ チングをおこなうか、または半導体ウエハの周縁にデバ イスパターン非形成領域を設け、半導体ウエハのデバイ スパターン形成領域とともにこのデバイスパターン非形 成領域に対してもドライエッチングをおこない、それに よって、半導体ウエハの周辺近傍に、トレンチの保護膜 いる。図11は、ドライエッチングによるトレンチ形成 50 を形成するのに必要な物質をより多く供給するものであ

果が得られる。

る。この発明によれば、半導体ウエハの周辺近傍に、トレンチの保護膜を形成するのに必要な物質がより多く供給される。

【0008】また、上記目的を達成するため、本発明は、半導体ウエハの周辺近傍に半導体ウエハの構成元素を含むガスを供給しながらドライエッチングをおこない、それによって、半導体ウエハの周辺近傍に、トレンチの保護膜を形成するのに必要な物質をより多く供給するものである。この発明によれば、半導体ウエハの周辺近傍に、トレンチの保護膜を形成するのに必要な物質が 10より多く供給される。

[0009]

【発明の実施の形態】以下に、本発明の実施の形態について図面を参照しつつ詳細に説明する。

実施の形態1. 図1および図2は、それぞれ本発明の実施の形態1にかかるトレンチ形成方法によりトレンチを形成する際のウエハ配置の一例を示す平面図および側面図である。実施の形態1では、RIEなどに使用されるドライエッチング装置の陰極31上に、半導体ウエハと同じ材料で構成された物体としてグミーウエハ22が載20置され、その上に所望のトレンチパターンを有するSiウエハ21が載置される。

【0010】ダミーウエハ22はSiでできており、Siウエハ21よりも径が大きい。そして、ダミーウエハ22がSiウエハ21を囲むように、すなわちダミーウィエハ22の周縁が露出するように、特に限定しないが、たとえばSiウエハ21はダミーウエハ22の中央に配置される。ダミーウエハ22の露出部分の面積は、Siウエハ21のトレンチマスクの開口率に応じて適宜選択される。ダミーウエハ22の露出部分の面積を変えるには、たとえばSiウエハ22の居出部分の面積を変えるには、たとえばSiウエハ21の大きさに対するダミーウエハ22の大きさを変えてもよいし、酸化膜や窒化膜やレジスト膜等のマスクでダミーウエハ22の周縁部分の覆ってもよい。このようにダミーウエハ22が易がいる。このようにダミーウエハ22がある。

【0011】エッチングが開始されると、Siウエハ21のトレンチマスクの開口部(図示省略)およびダミーウエハ22の露出部分からSiが除去される。除去され40たSiはSiウエハ21に供給され、O2系ガスと反応し、それによって保護膜が形成される。その際、ダミーウエハ22の露出部分からもSiが供給されるので、十分な量のSiがSiウエハ21に供給される。したがって、トレンチマスクの開口率が小さくても、トレンチ内の保護膜が十分に形成される。また、ダミーウエハ22の露出部分からウエハ端部付近に十分な量のSiが供給されるので、ウエハ端部付近に十分な量のSiが供給されるので、ウエハ端部におけるトレンチマスクの開口率がウエハ中央部に比べて小さくても、ウエハ端部付近に形成されるトレンチ内の保護膜が十分に形成される。50

【0012】実施の形態1によれば、トレンチマスクの 開口率が小さいデバイスのトレンチを形成する場合に は、ダミーウエハ22の露出部分を多くし、またトレンチマスクの開口率が大きいデバイスのトレンチを形成する場合には、ダミーウエハ22の露出部分を少なくする ことによって、共通のエッチング条件で同じようにトレンチを形成することができる。したがって、デバイスごとにエッチング条件を開発する必要がないので、デバイスの開発スピードが速くなるという効果が得られる。また、実施の形態1によれば、ウエハ端部付近に形成されるトレンチ内の保護膜が、ウエハ中央部に形成されるトレンチ内の保護膜と同じように形成されるので、ウエハ面内におけるトレンチ形状の均一性が高くなるという効

【0013】上述した効果を検証するため、本発明者は、ダミーウエハ22として8インチ径のSiウエハを用いて、6インチ径のSiウエハ21にトレンチを形成する実験をおこなった。その結果を、図3および図4に示す。図3は、トレンチマスクの開口率に対するマスク酸化膜の残厚の関係を示す図であり、図4は、トレンチマスクの開口率に対するトレンチ深さの関係を示す図である。比較のため、図3および図4には、ダミーウエハ22を用いないで6インチ径のSiウエハにトレンチを形成した結果も従来例として示す。

【0014】図3より、従来例ではトレンチマスクの開口率の減少とともにマスク酸化膜の残厚が減少しているのに対して、実施例ではマスク酸化膜の残厚はトレンチマスクの開口率にほとんど依存していないことがわかる。また、図4より、従来例ではトレンチマスクの開口率の減少とともにトレンチ深さが増大しているのに対して、実施例ではトレンチ深さはトレンチマスクの開口率にほとんど依存していないことがわかる。また、実施例のウエハ面内におけるトレンチ深さのばらつきは従来例の1割以下であった。

【0015】なお、実施の形態1において、ダミーウエ ハ22を用いる代わりに、図5および図6にそれぞれ平 面図および側面図を示すように、陰極31上に所望のト レンチパターンを有するSiウエハ21が載置され、そ の上に、半導体ウエハと同じ材料で構成された物体とし て、Siウエハ21のデバイスパターン形成領域を開口 させた環状のカバー23が被せられる構成としてもよ い。この場合も、図3および図4に示すのと同様の効果 が得られる。カバー23は、Siを含む材料でできてい るが、強度を高めるために他の物質が混入していてもよ い。また、カバー23の面積は、Siウエハ21のトレ ンチマスクの開口率に応じて適宜選択される。カバー2 3の露出部分の面積を変えるには、たとえばSiウエハ の大きさに対するカバー23の大きさを変えてもよい し、酸化膜や窒化膜やレジスト膜等のマスクでカバー2 50 3の一部を覆ってもよい。

(4)

【0016】また、ダミーウエハ22やカバー23を用 いる代わりに、図7および図8にそれぞれ平面図および 側面図を示すように、陰極31上に、デバイスパターン 形成領域26を囲むようにウエハ25の周縁に沿ってデ バイスパターン非形成領域27が設けられたSiウエハ 25が載置され、デバイスパターン非形成領域27のS i表面が露出する構成としてもよい。

【0017】形成方法としては、ウエハ中央部のみにデ バイスパターンを形成し、マスク酸化膜エッチングをお こなった後に、中央部をレジストで保護して外周部のマ 10 スク酸化膜を除去することによって、ウエハ外周部にS i露出部を形成する。

【0018】この場合も、図3および図4に示すのと同 様の効果が得られる。また、この場合には、ダミーウエ ハ22やカバー23が不要であるため、作製するデバイ スに合わせてこれらを取り替える手間が省けるという効 果がある。デバイスパターン非形成領域27の面積は、 デバイスパターン形成領域26のトレンチマスクの開口 率に応じて適宜選択される。デバイスパターン非形成領 域27の露出部分の面積を変えるには、酸化膜や窒化膜 20 やレジスト膜等のマスクでデバイスパターン非形成領域 27の一部を覆ってもよい。

【0019】実施の形態2. 図9は、本発明の実施の形 態2にかかるトレンチ形成方法を実施するための装置構 成の一例を示す図である。図9に示すように、RIEな どに使用されるドライエッチング装置4は、チャンバー 41内の陰極42上に載置されたSiウエハ5の周辺近 傍にSi含有ガスを噴出させるためのガス注入口43を 備えている。ガス注入口43は複数個設定する方がより 良く、ウエハ周辺にできる限り均一にガスが注入される 30 ことが必要である。

【0020】Si含有ガスとしては、たとえばSi H_4 , SiH_2Cl_2 \exists that TEOS (Si (OC2H₅)₄) などである。Si含有ガスの供給量は、Si ウエハ5のトレンチマスクの開口率に応じて適宜選択さ れる。このようにしてトレンチを形成しても、Siウエ ハ5の周辺近傍にSiが供給されるので、図3および図 4に示すのと同様の効果が得られる。

【0021】その他の構成は一般的なドライエッチング 装置と同じである。すなわち、エッチングガスであるH 40 Brガス、フッ素系ガス (CF₄、NF₃、SF₆、CH F_3 等)および保護膜形成用の O_2 系ガス(O_2 、He-O₂等) は別のガス注入口44よりチャンバー41内に 導入される。チャンバー41内のガスは排気口45より 排気される。図9において、符号46は陽極であり、符 号47は高周波電源である。

【0022】実施の形態2によれば、トレンチマスクの 開口率が小さいデバイスのトレンチを形成する場合に は、Si含有ガスの供給量を多くし、またトレンチマス

には、Si含有ガスの供給量を少なくすることによっ て、共通のエッチング条件で同じようにトレンチを形成 することができる。 したがって、デバイスごとにエッチ ング条件を開発する必要がないので、デバイスの開発ス ピードが速くなるという効果が得られる。また、実施の 形態2によれば、ウエハ端部付近に形成されるトレンチ 内の保護膜が、ウエハ中央部に形成されるトレンチ内の 保護膜と同じように形成されるので、ウエハ面内におけ るトレンチ形状の均一性が高くなるという効果が得られ

【0023】なお、実施の形態2において、HBrガ ス、フッ素系ガス(CF₄、NF₃、SF₆、CHF₃等) および保護膜形成用のO2系ガス(O2、He-O2等) に代えて、図10に示すように、エッチングガスを注入 するためのガス注入口44より、C1系ガス(C12、 CHC13等)、N2ガスおよびO2ガスを注入する構成 としてもよい。この場合も、図3および図4に示すのと 同様の効果が得られる。また、エッチングガスとして、 上述したHBェ系ガスやC1系ガス以外のハロゲン系ガ スを用いても同様の効果が得られる。また、必要に応じ て少量の希ガス等を添加してもよい。

【0024】以上において本発明は、RIE装置以外の ドライエッチング装置にも適用可能である。実施例に は、平行平板型高周波放電RIE装置を例に挙げたが、 有磁界RIE、DPS (非結合型プラズマソース) -R I E 等にも適用可能である。また、本発明は、S i 半導 体ウエハ以外のたとえばSiCなどの化合物半導体より なるウエハやその他の半導体ウエハにも適用可能であ る。ただし、その場合には、ダミーウエハ22やカバー 23を半導体ウエハの材料に用いられている物質で構成 したり、Si含有ガスの代わりに、半導体ウエハの材料 に用いられている物質を含むガスを用いる必要がある。 また、トレンチマスクとしては、酸化膜以外にも窒化膜 やレジスト膜などを用いることができる。

【0025】さらに、図7に示すもの以外の実施の形態 では、図7のように、ウエハ内にデバイスパターン非形 成領域27を設ける必要がないため、ウエハ全面をデバ イスパターン形成領域として用いることができ、1枚の ウエハから製造できるチップ数を増すことができる。

[0026]

【発明の効果】本発明によれば、ドライエッチングをお こなう際に、半導体ウエハの周辺近傍に、トレンチの保 護膜を形成するのに必要な物質がより多く供給されるの で、ウエハ端部付近に形成されるトレンチに対しても十 分な厚さの保護膜が形成される。したがって、ウエハ面 内におけるトレンチ形状の均一性が高くなるという効果 が得られる。また、半導体ウエハの周辺近傍への、トレ ンチの保護膜を形成するのに必要な物質の供給量を調節 するだけで、トレンチの保護膜を形成するのに必要な物 クの開口率が大きいデバイスのトレンチを形成する場合 50 質がトレンチマスクの開口率に見合う量で供給される。

したがって、デバイスごとにチャンバー内圧力やエッチ ングガス流量や温度などのエッチング条件を開発する必 要がないので、デバイスの開発スピードが速くなるとい う効果が得られる。

【図面の簡単な説明】

【図1】本発明の実施の形態1にかかるトレンチ形成方 法によりトレンチを形成する際のウエハ配置の一例を示 す平面図である。

【図2】本発明の実施の形態1にかかるトレンチ形成方 法によりトレンチを形成する際のウエハ配置の一例を示 10 ニズムを説明するための図である。 す側面図である。

【図3】本発明の実施の形態1にかかるトレンチ形成方 法によりトレンチを形成した後のトレンチマスクの開口 率に対するマスク酸化膜の残厚の関係を示す図である。

【図4】本発明の実施の形態1にかかるトレンチ形成方 法によりトレンチを形成した後のトレンチマスクの開口 率に対するトレンチ深さの関係を示す図である。

【図5】本発明の実施の形態1にかかるトレンチ形成方 法によりトレンチを形成する際のウエハ配置の他の例を 示す平面図である。

【図6】本発明の実施の形態1にかかるトレンチ形成方 法によりトレンチを形成する際のウエハ配置の他の例を 示す側面図である。

【図7】本発明の実施の形態1にかかるトレンチ形成方 法によりトレンチを形成する際のウエハ配置のさらに他 の例を示す平面図である。

【図8】本発明の実施の形態1にかかるトレンチ形成方 法によりトレンチを形成する際のウエハ配置のさらに他 の例を示す側面図である。

【図9】本発明の実施の形態2にかかるトレンチ形成方 法を実施するための装置構成の一例を示す図である。

【図10】本発明の実施の形態2においてエッチングガ スが異なる例を示す図である。

【図11】ドライエッチングによるトレンチ形成のメカ

【図12】トレンチ形成後の状態を示す断面図である。

【図13】従来のトレンチ形成方法によるトレンチマス クの開口率に対するマスク酸化膜の残厚の関係を示す図 である。

【図14】従来のトレンチ形成方法によるトレンチマス クの開口率に対するトレンチ深さの関係を示す図であ る。

【符号の説明】

5, 21, 25 半導体ウエハ (Siウエハ)

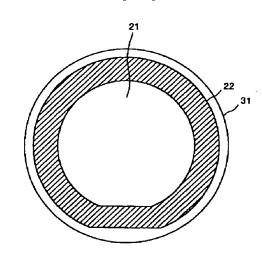
20 22 半導体ウエハと同じ材料で構成された物体(ダミ ーウエハ)

23 半導体ウエハと同じ材料で構成された物体(カバ --)

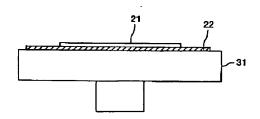
26 デバイスパターン形成領域

27 デバイスパターン非形成領域

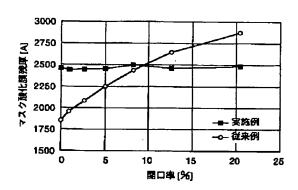
[図1]

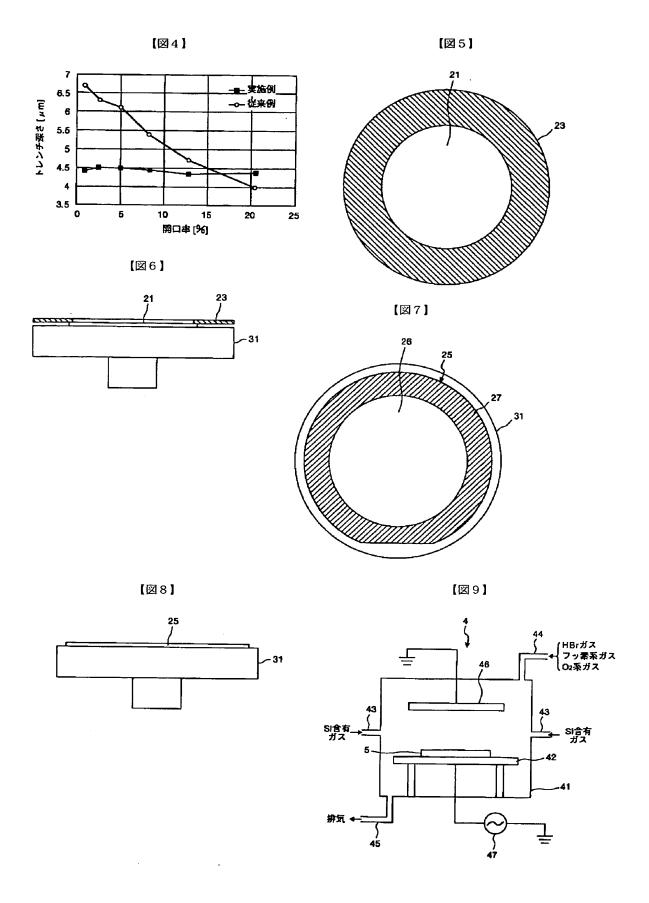


[図2]



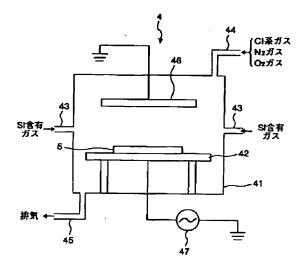
【図3】



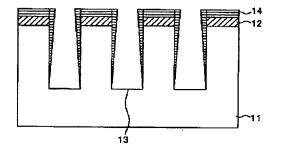


4

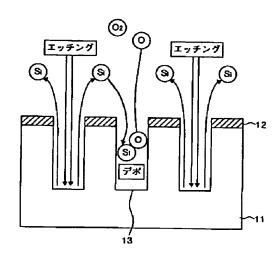
【図10】



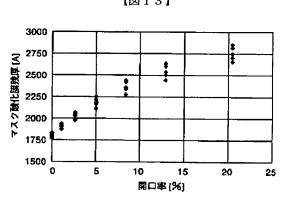
[図12]



【図11】



【図13】



【図14】

